



(Korea)

EV Group announces NanoCleave layer release new technology revolutionizing 3D Integration for advanced packaging and transistor scaling – January 30, 2024

EVG introduced NanoCleave™, a revolutionary layer release technology for silicon that enables ultra-thin layer stacking for front-end processing, including advanced logic, memory and power device formation, as well as semiconductor advanced packaging. NanoCleave is a fully front-end-compatible layer release technology that features an IR laser that can pass through silicon, which is transparent to the IR laser wavelength. NanoCleave enables silicon wafer carriers in advanced packaging processes such as FoWLP using mold and reconstituted wafers as well as interposers for 3D SiC. At the same time, its compatibility with high-temperature processes enables completely novel process flows for 3D IC and 3D sequential integration applications. EVG’s new NanoCleave technology utilizes an IR laser and inorganic release materials to enable laser debonding on silicon with nanometer precision.

The screenshot shows a news article on the Daehan Focus website. The article title is "EV 그룹, 첨단 패키징부터 트랜지스터 소형화까지 3D 집적 혁신하는 나노클리브 레이어 릴리즈 신기술 발표" (EV Group Announces New Technology for 3D Integration Innovation from Advanced Packaging to Transistor Miniaturization). The article text describes the NanoCleave™ technology, highlighting its use of IR lasers for precise layer release on silicon. A photograph of a cleanroom facility is included, with a caption: "EVGR850 NanoCleave™ 레이어 릴리즈 시스템은 나노미터 정밀도로 실리콘 기판에서 초박형 레이어를 분리할 수 있어 첨단 패키징 및 트랜지스터 스케일링을 위한 3D 집적에 혁신을 가져온다" (The EVGR850 NanoCleave™ layer release system can separate ultra-thin layers from silicon substrates with nanometer precision, bringing innovation to 3D integration for advanced packaging and transistor scaling). The article is dated 2024-01-30 11:34 and attributed to EVG.

나노글리브는 EMC (epoxy mold compounds)와 재구성 웨이퍼(reconstituted wafer)를 사용하는 편아웃 웨이퍼 레벨 패키징(FoWLP)부터 3D SiC (3D Stacking) IC)의 엔터로저 같은 첨단 패키징 공정에서 실리콘 웨이퍼 캐리어 사용을 가능하게 한다. 이뿐만 아니라, 고온 공정에도 적용할 수 있어 3D IC 및 3D 순차 집적 애플리케이션에서 완전히 새로운 공정 흐름을 구현할 수가 있다. 이는 실리콘 캐리어 상의 초박형 레이어까지도 하이브리드 및 퓨전 본딩이 가능해 3D 및 이중 집적에 혁신을 가져다줄 뿐만 아니라, 차세대 트랜지스터 집적회로 설계에서 필요한 레이어 이송을 가능하게 한다.

EVG는 코엑스에서 1월 31일부터 2월 2일까지 개최되는 SEMICON 코리아 2024 전시회에 참가해 나노글리브 신기술을 소개한다. EVG 부스(부스 번호: D832, 3층)를 방문하면 EVG 임원들을 직접 만나서 이 혁신적인 적외선 레이저 이송 기술에 관해 논의할 수 있다.

◇ 3D 적층 및 후공정에서 실리콘 캐리어 사용의 이점

3D 집적에서는 엔터캐백션 대역폭이 점점 더 높아지면서 더 고성능의 시스템을 구현할 수 있도록 박형 웨이퍼 공정을 위한 캐리어 기술이 중요하다. 이를 위해 기존 주류 기법들은 유리 캐리어를 사용한다. 이 기법은 유기 접착제를 이용해 임시 본딩을 해서 디바이스 레이어를 형성한 다음, 자외선(UV) 파장 레이저를 사용해서 접착제를 용해시키고, 디바이스 레이어를 분리한 후 최종 완성품 웨이퍼 상에 영구적으로 본딩한다. 하지만 유리 기판은 실리콘 위주로 설계된 반도체 제조 장비를 사용해서 처리하기가 까다롭고, 유리 웨이퍼를 처리할 수 있도록 업그레이드하려면 비용이 많이 든다. 이뿐만 아니라 유기질 접착제는 통상적으로 300°C 이하 저리 온도로 사용이 제한되므로, 후공정에 사용하기에 한계가 있다.

나노글리브 기술은 무기 박막을 활용하는 실리콘 캐리어를 사용할 수 있어 이온 온도 한계와 유리 캐리어의 호환성 이슈를 피할 수 있다. 또 IR 레이저를 사용해서 나노미터 정밀도로 글리빙이 가능하므로 기존 공정을 변경하지 않고서 초박형 디바이스 웨이퍼를 처리할 수 있다. 이렇게 만들어진 초박형 디바이스 레이어를 적층하면 더 높은 대역폭의 엔터캐백션을 구현할 수 있으며, 차세대 고성능 시스템을 위한 다이를 설계 및 세분화하기 위한 새로운 기회를 만들 수 있다.

◇ 차세대 트랜지스터 노드에 요구되는 새로운 레이어 이송 프로세스

트랜지스터 로드맵이 3nm 이하 노드로 진화함에 따라 머플링 전원 레일, 후면 전원 공급 네트워크, 상보성 FET(CFET), 2D 원자 채널 같은 새로운 아키텍처와 설계 혁신이 필요해진다. 이런 모든 기법에는 극히 얇은 소재의 레이어 이송이 요구된다. 실리콘 캐리어와 무기 박막은 전 공정 제조 흐름을 위한 프로세스 경쟁성, 소재 호환성, 높은 처리 온도 요건을 지원한다. 지금까지 실리콘 캐리어가 그라인딩, 연마, 식각 공정을 거쳐서 완벽하게 제거해야 했지만, 이는 작업 중인 디바이스 레이어의 표면에 마이크로 대의 차이를 유발하므로 첨단 트랜지스터 노드의 박형 레이어 적층에 사용하기에는 적합하지 않았다.

EVG의 새로운 나노글리브 기술은 적외선 레이저와 무기 박막을 사용하므로 실리콘상에서 나노미터 정밀도로 레이저 디포징이 가능하다. 이는 첨단 패키징 공정에서 유리 기판을 사용할 필요가 없게 해 온도 한계와 유리 캐리어 호환성 문제를 피할 수 있게 해주며, 기존 공정을 변경하지 않고도 전 공정에서 캐리어를 통해 초박형한 자릿수 마이크로 대 이하) 레이어를 이송할 수 있다. 이런 나노미터대 정밀도를 지원하는 EVG의 새로운 프로세스는 더 얇은 디바이스 레이어와 패키지가 필요한 첨단 반도체 디바이스 로드맵의 요구를 충족하고, 향상된 이중 집적을 가능하게 하며, 유리 기판 사용 필요성 제거 및 박막 레이어 이송 가능성을 통해 공정 비용을 절감할 수 있게 해준다.

EVG 그룹의 기술 이사 폴 린드너(Paul Lindner)는 "반도체 공정 노드를 축소하기가 갈수록 더 복잡하고 어려워지고 있다. 공정 노드를 축소하려면 프로세스 허용 공차 또한 점점 더 줄어들기 때문이다. 업계는 더 높은 정밀도와 더 높은 디바이스 성능을 달성하기 위한 새로운 프로세스와 집적 방법이 필요하다. 우리의 나노글리브 레이어 릴리즈 기술은 박형 레이어와 다이 적층을 통한 반도체 크기 축소에서 개입 제한자가 될 것이며, 반도체업체에서 가장 압박이 심한 요구 사항들을 해결할 잠재력을 갖추고 있다. 나노글리브는 표준 실리콘 웨이퍼 및 웨이퍼 공정들과 호환되는 유연하고 범용성이 뛰어난 레이어 릴리즈 기술을 통해 우리 고객이 첨단 디바이스 및 패키징 로드맵을 실현할 수 있게 지원할 것이며, 고객들은 이 기술을 자신들의 기존 팹에 지체없이 통합하고 시간과 비용을 절감할 수 있을 것"이라고 말했다.

◇ 차별화된 IR 레이저 기술

EVG의 나노글리브 기술은 실리콘을 통과하는 고유의 파장을 사용해 실리콘 웨이퍼 뒷면을 적외선 레이저에 노출시킨다. 표준 증착 공정으로 형성된 무기 박막이 IR 광을 흡수함으로써 사전에 정밀하게 지정된 레이어나 면적으로 실리콘을 분리시킨다. 무기 박막을 사용함으로써 좀 더 정밀하고 얇은 레이어를 사용할 수 있다(유기 접착제를 사용할 때 수 마이크로미터였던 것에 비해 수 나노미터대로 알아짐). 뿐만 아니라 무기 박막은 고온 공정(최대 1000°C)과 호환할 수 있으므로 에피택시, 증착, 어닐링처럼 유기 접착제를 사용할 수 없는 많은 새로운 전 공정 애플리케이션에서 레이어 이송을 가능하게 한다.

◇ 제품 공급

EVG의 나노글리브 기술은 현재 EVG 본사에서 데모가 가능하다.

https://www.dhfocus.co.kr/_press?newsid=983413