

PMT orders maskless lithography system from EV Group for advanced memory wafer probe card manufacturing - January 24, 2024

PMT has ordered a LITHOSCALE® maskless exposure system from EVG. "Fine-pitch probe card manufacturing involves many lithographic patterning steps, which can significantly drive up cost of ownership." stated Dr. Yong-Ho Cho, CEO of PMT. Incorporating EVG's MLE™ (maskless exposure) technology, LITHOSCALE addresses lithography needs for markets and applications that require a high degree of flexibility or product variation. LITHOSCALE tackles legacy bottlenecks by combining powerful digital processing that enables real-time data transfer and immediate exposure, high structuring resolution and throughput scalability.





피엠티, 첨단 메모리 웨이퍼 프로브 카드 제조용으로 EV Group의 마스 크리스 리소그래피 시스템 발주

EVG의 LITHOSCALE® 마스크리스 노랑 솔루션 복잡한 디자인 및 제품 엑스로 마스크 오버해드 비용 증가시키는 미세 피치 프로브 카드에 최적



서울~(뉴스와이이)~MEMS, 나노기술, 번도체 시장용 웨이퍼 본당 및 리소그래피 장비 분야를 선도하는 EV 그 옵(EV Group, 이하 EVG)은 한국의 세계적인 번도체 웨이퍼 프로브 카드 선도 기업 패언티(RROTEC MEMS Technology)를 부터져 자사의 ITHOSCALE® 아느라리스 노랑 시스템에 대한 공급 제약을 수중했다고 했었다.

이번 계약으로 EVG의 LITHOSCALE 시스템은 피엔티 본사(충남 아산시)에 설치돼 첨단 NAND, DRAM, 고대역 꼭 메모리(HBM) 디바이스의 웨이퍼 레벤 테스트용 차세대 MEMS 기반 프로브 카드 제조에 사용될 예정이다.

파연티 조용호 대표이사는 '미세 피자 프로브 카드는 번복적인 리소그래피 패터팅 공정으로 저작돼 제조 비용 중가 최소회가 필요하다'며 '기존 마스크 일라이나[Mask Aligner]를 이용한 리소그래피 공정을 EVIGI 마스크 리스(Maskless) 노경 장비인 LITHOSCALE로 대체임으로써 제조 비용 질강이 가능하고, 공정 개발 소도도 혁신 적으로 단축할 수 있을 군만 아니라 프로세스 성송도 네 분인 수 있을 것으로 기대하고 있다. 앞으로도 우리는 정단 프로브 카드 제조 및 개발에서 EVIGII LITHOSCALE은 아니라 다양한 프로세스 솔루션을 동한 합격을 이 이걸 것으로 기업한다'고 말했다.

EVG의 MLE™(Maskless Exposure) 기술을 적용한 LITHOSCALE은 높은 수준의 유연성이나 제품 다양성이 필요 한 시장 및 애플리케이션의 리소그래피 요구를 충족한다. LITHOSCALE은 실시간 데이터 전송과 즉각적인 노광 을 가능하게 하는 강력한 디지털 프로세싱 하격과 높은 구조적 문제는 및 성상 처리량 확장성을 결합합으로써 기존 리소그래의 방식의 병목 모델를 해결한다. EVG이 ITHOSCALE 빠른 프로토막임 개발에 매우 이상적인 솔루션으로, 턴이라운드 시간과 연구 개발 주기를 앞당길 수 있게 해준다.

MEMS 제조는 특히 마세공정의 복잡성 때문에 공장 난도가 높으며, 그 결과 마스크 제조 비용 증가를 피할 수 없는 한계가 있다. 마스크를 사용하지 않는 UTHOSCALE은 높은 초점 심도와 교문하능(Jas 수준의 L/S(Linis & Spaces)) 성능을 보장함에 따라 아크를 사용하지 있고도 미새 피치 프로브 카드의 핵심 가능인 고명도 재배 선 레이어(RDD)와 비아(Via) 연결을 가능하게 예준다.

EVG 한국자사의 유영식 지사장은 "피연티가 자사 제품 모트폴리오를 확장하고 개발 시간을 단속한 수 있도록 등에 배우 기쁘다"며 "프로브 카드를 사용하는 웨이퍼 레벨 테스트는 디바이스 생선 수용을 들어고, 다이당 전반적 테스트 비용을 낮추기 위한 필수 공정이다. LTHOSCALE은 높은 분여능, 다양하고 많은 제품 설계를 처 격한 수 있는 케이Կ 유연성, 낮은 소유 비용 독상을 결합한 독창적인 솔루션으로, 미세 피치 웨이퍼 프로브 카 드 제조용으로 매우 이상적"이라고 말했다.