DAILY (Korea)

PMT orders maskless lithography system from EV Group for advanced memory wafer probe card manufacturing - January 24, 2024

PMT has ordered a LITHOSCALE® maskless exposure system from EVG. "Fine-pitch probe card manufacturing involves many lithographic patterning steps, which can significantly drive up cost of ownership." stated Dr. Yong-Ho Cho, CEO of PMT. Incorporating EVG's MLE™ (maskless exposure) technology, LITHOSCALE addresses lithography needs for markets and applications that require a high degree of flexibility or product variation. LITHOSCALE tackles legacy bottlenecks by combining powerful digital processing that enables real-time data transfer and immediate exposure, high structuring resolution and throughput scalability.



2024-01-24 11:30 출처: EVG



파영터(PROTEC MEMS Tachnology)의 EV Group(EVG)은 참단 웨이퍼 데모리 프로브 카드 제조를 위한 마스크리스 라소그래피 공급 제약을 체결했다. 민족부터 조용호 파영터 대표에서, 운영식 EVG 연국자 사장

서울-(뉴스와이이)--MEMS, 나노기술, 반도체 사장용 웨이퍼 본터 및 리소그래퍼 장비 본대를 선도하는 EV 그룹(EV Group, 이히 EVG)는 현국의 세계적인 반도체 웨이퍼 프로브 카드 선도 기업 피영디(PROTEC MEMS Technology)로부터 자사의 LITHOSCALES 마스크리스 노래 시스템에 대한 공급 계약을 추우했다고 밝혔다.

이번 계약으로 EVG의 LITHOSCALE 시스템은 피엠티 본사(청당 아산사)에 설치돼 첨단 NAND, DRAM, 고대역목 메모리(HBM) 디바이스의 웨이퍼 레벰 테스트용 차세대 MEMS 기반 프로브 카드 제조에 사용될 예정이다.

파현티 조용호 대표이시는 '에게 피치 프로브 카드는 번복적인 리소그래피 패터닝 공장으로 제작돼 제조 배용 증가 최소화가 필요하다'며 '기존 마스크 열락이니(Mask Aligner)를 이용한 리소그래피 공장을 EVG에 마스크리스(Maskless) 노강 강비연 LITHOSCALE로 대체장으로써 제조 배용 잘전이 가능하고, 공장 개발 속도 역산적으로 단축할 수 있을 분만 아니라 프로셔 소 성능도 더 늘일 수 있을 것으로 기대하고 있다. 없으로도 우리는 런던 프로브 카드 제조 및 개발에서 EVG의 LITHOSCALE 본 아니라 다양한 프로세스 솔루션을 통한 업격을 이어갈 것으로 기대한다'고 말했다.

EVGIPI MLE"(Maskless Exposure) 기술을 작용한 LITHOSCALE은 높은 수준의 유연성이나 제품 다양성이 필요한 시장 및 데 플리케이션의 리소그레피 요구를 충족한다. LITHOSCALE은 실시간 데이터 전승과 즉시적인 노형을 가능하게 하는 강력한 다 지털 프로세성 현객과 높은 구조된 산하도 및 생산 차리랑 작성장을 결정합으로써 기존 리소그래의 방식의 병목 문제를 계절 한다. EVGI LITHOSCALE은 빠른 프로토막열 개발에 매우 이상적인 솔루션으로, 턴어라운드 시간과 연구 개발 주기를 앞당 지수 안의 제공자

MEMS 제조는 특히 미세공정의 복잡성 때문에 공정 난도가 높으며, 그 결과 마스크 제조 비용 증가를 피할 수 없는 한제가 있다. 마스크를 사용하지 않는 UTHOSCALE은 높은 초점 선도와 고분해당(Zun 주준의 L/SiLines & Spaces)) 상능을 보장함이 따라 마스크를 사용하지 않고도 미새 피치 프로브 카드의 백십 기술인 고필도 제배선 레이어(RDL)와 비아(Via) 연결을 가능

EVG 한국자사의 유영식 지사장은 "비역되가 자사 제품 포도품리오를 확장하고 개발 시간을 단축할 수 있도록 등개 돼 매우 기쁘다"마 "프로브 카드를 사용하는 웨이에 레벤 테스트는 디바이스 생산 수용을 높이고, 다이는 전반적 테스트 비용을 낮추 기 위한 평구 경쟁이다. LTHOSCHE 등은 분예点, 다양이고 많은 제품 정세를 처리할 수 있는 위안나 중시에 낮은 소유 비용 목생물 즐겁할 수 있는 위안나 중시한 낮은 소유 비용 목생물 결합한 독창적인 솔무션으로, 미세 폐지 웨이퍼 프로브 카드 제조용으로 매우 아상작'이라고 말했다. http://www.dailyjn.com/_press?newsid=983108