

EV Group announces next-generation EVG150 resist processing platform – November 8, 2022

EVG announced that it has strengthened its portfolio of optical lithography solutions with the unveiling of the next-generation 200-mm version of its EVG@150 automated resist processing system. "The high flexibility of EVG's next-generation EVG150 resist processing system helps pave the way for high-volume implementation of new processes and products with our development customers that fuel EBS innovation." stated Dr. Mohssen Moridi, Head of Research Division Microsystems of Silicon Austria Labs. "Resist processing and patterning are the most repeated process steps in semiconductor manufacturing. EVG has built up many years of experience with these processes, including optical lithography and spin and spray coating, to address the needs of the most demanding customer requirements." stated Thomas Glinsner, corporate technology director at EV Group.

HOME > 업계뉴스

EV Group, 차세대 EVG150 레지스트 처리 플랫폼 출시

2022년 11월 09일



EV Group(이하 EVG)은 자사의 리소그래피 솔루션 포트폴리오에 속하는 차세대 200mm 제품으로서 EVG150 자동화 레지스트 처리 시스템을 출시한다고 밝혔다. 새로운 디자인의 EVG150 플랫폼은 이전 세대 플랫폼과 비교해서 최대 80퍼센트까지 더 높은 생산성, 우수한 범용성, 50퍼센트 더 작은 풋프린트가 특징이다. 범용 플랫폼으로서 신뢰할 수 있는 고품질 코팅 및 현상 공정을 가능하게 하므로, 절단 패키징, MEMS, RF, 3D 센싱, 전력 반도체, 포토닉스를 비롯한 다양한 디바이스 및 애플리케이션에 적용할 수 있다. 새로운 장비는 우수한 생산성과 유연성 및 반복성을 통해 대량 생산과 산업용 개발 양쪽 모두의 까다로운 요구를 충족한다.

세계적인 EBS(electronic based system) 연구 센터인 실리콘 오스트리아 랩스(Silicon Austria Labs)는 차세대 EVG150 시스템의 첫 번째 고객이다. 실리콘 오스트리아 랩스의 마이크로시스템 연구 부문장인 모센 모리디(Mohsen Moridi) 박사는 "우리는 선도적인 제조회사들과 협력해서 인덕스트리 4.0, 사물 인터넷(IoT), 자율 운전, 사이버-물리 시스템(CPS), 인공지능(AI), 스마트 시티, 스마트 에너지, 스마트 의료의 토대를 마련하는 기술들을 개발하고 있다"며, "EVG의 차세대 EVG150 레지스트 처리 시스템은 유연성이 뛰어난 EBS 혁신을 촉진하는 우리의 개발 고객들과 함께 새로운 공정과 제품의 대규모 구현을 위한 발판을 마련하는 데 도움이 된다"고 말했다.

200mm 기반용 차세대 EVG150은 이전 세대 플랫폼의 업계 선도적인 특성을 그대로 유지하고 있다. 이러한 특성으로는, 회전 및 분사 코팅, 현상, 베이킹 및 냉각 공정을 위해 맞춤형 모듈 구성이 가능한 완벽하게 자동화된 플랫폼, 극히 복잡한 형태의 천공 코팅이 가능한 EVG 고유의 OmniSpray 기술, 지속적으로 높은 생산성을 달성하도록 듀얼 엔드 이펙터 기능을 사용하는 정교하고 성능이 검증된 로봇 핸들링, 그리고 웨이퍼 에지 핸들링과 회거나 뒤집힌 웨이퍼, 또는 박막 웨이퍼를 취급할 수 있는 능력이 포함된다.

EVG의 기업 테크놀로지 디렉터인 토마스 글린스너(Thomas Glinsner) 박사는 "레지스트와 패터닝 공정은 반도체 제조에 있어서 가장 반복적으로 사용되는 공정들이다. EVG는 리소그래피와 회전 및 분사 코팅 등의 공정 분야에서 다년간 쌓아온 전문성을 바탕으로 고객들의 극히 까다로운 요구를 충족하는 솔루션을 제공한다"고 밝히고 "차세대 EVG150 시스템은 이러한 경험을 토대로 탄생한 것으로서, 범용 플랫폼으로 새로운 차원의 생산성과 비용상의 이점을 달성하도록 설계되었으며 전혀 없이 뛰어난 유연성으로 다양한 애플리케이션의 레지스트 공정 요구를 충족한다"고 말했다.

https://all4chip.com/archive/news_view.php?no=15095